

UNIVERSIDAD TECNOLÓGICA DE LA MIXTECA



514-A

2026-Verano

HORARIO	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES
8:00-9:00					
9:00-10:00	Electrónica Digital Aula 12				
10:00-11:00	Circuitos Eléctricos II Aula 13 Electrónica Digital Aula 12				Circuitos Eléctricos II Laboratorio de Electrónica Analógica 1
11:00-12:00	Circuitos Eléctricos II Aula 13				
12:00-13:00	Mecanismos Sala de Cómputo 7				
13:00-14:00					
14:00-15:00					
15:00-16:00					
16:00-17:00	Electrónica Digital Laboratorio de Comunicaciones Digitales 1		Electrónica Digital Laboratorio de Comunicaciones Digitales 1		Electrónica Digital Laboratorio de Comunicaciones Digitales 1
17:00-18:00	Circuitos Eléctricos II Aula 9 Electrónica Digital Laboratorio de Comunicaciones Digitales 1	Circuitos Eléctricos II Aula 9	Circuitos Eléctricos II Aula 9 Electrónica Digital Laboratorio de Comunicaciones Digitales 1	Circuitos Eléctricos II Aula 9	Circuitos Eléctricos II Aula 9 Electrónica Digital Laboratorio de Comunicaciones Digitales 1
18:00-19:00					

Materia	Profesor
Circuitos Eléctricos II	M.D.S. Enrique Espinosa Justo ejusto@mixteco.utm.mx
Electrónica Digital	M.C. Arturo Pablo Sandoval García arturosg@mixteco.utm.mx

Mecanismos

Dr. Alberto Antonio García
antoniog@mixteco.utm.mx